

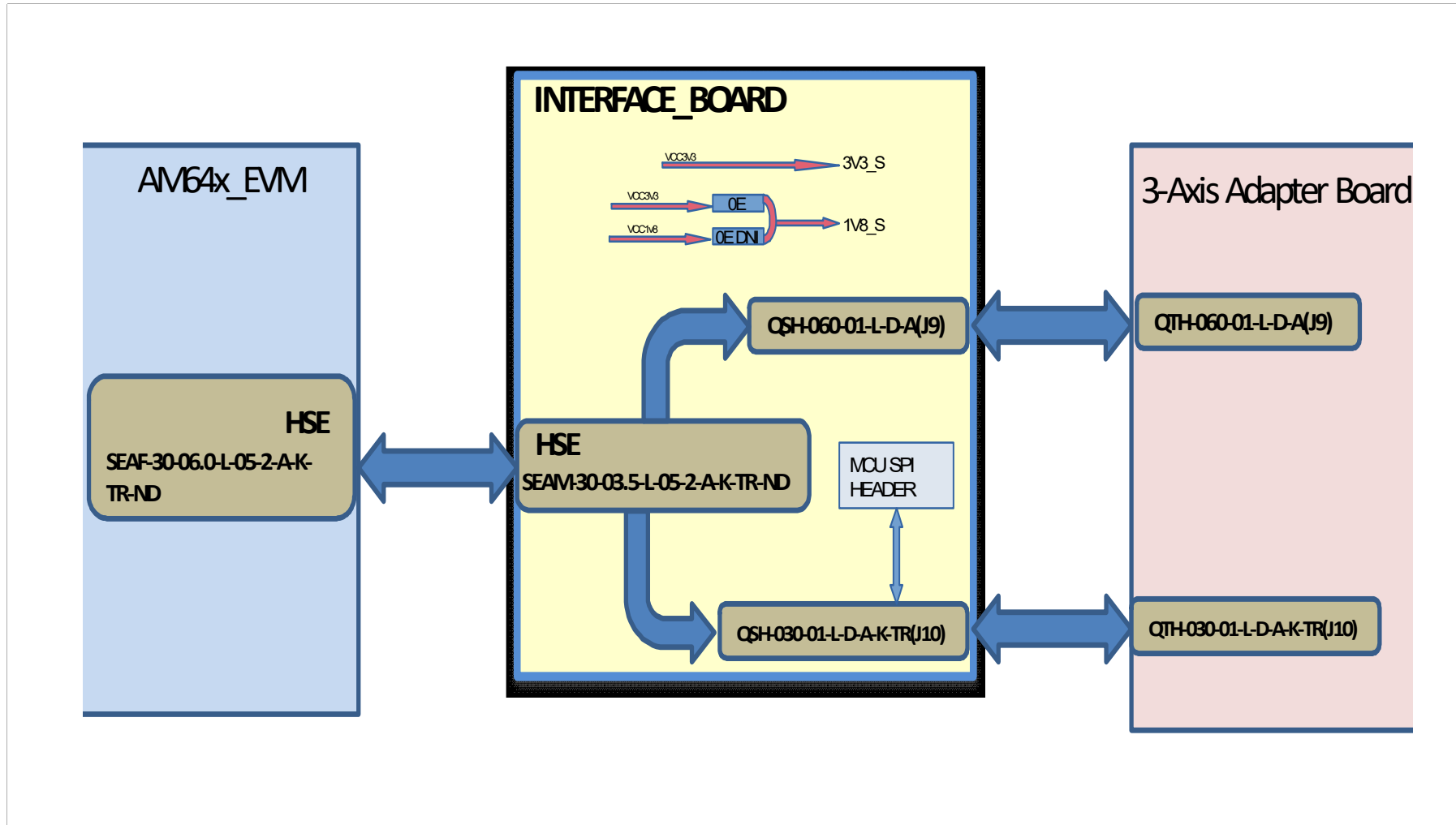
REV	E1
VER	0.6

REVISION HISTORY

VER #	DATE	DESCRIPTION OF CHANGES	AUTHOR	REVIEWED BY	APPROVED BY
0.1	10-JULY-2021	INITIAL DRAFT	Mistral Design Team	RAKESH RAJDEV	AJIT MB
0.2	16-JULY-2020	HSE CONNECTOR CHANGED	Mistral Design Team	RAKESH RAJDEV	AJIT MB
0.3	20-AUG-2020	UPDATED AS PER INTERNAL REVIEW	Mistral Design Team	RAKESH RAJDEV	AJIT MB
0.4	24-AUG-2020	UPDATED AS PER TI REVIEW COMMENTS 1. 1x4 HEADER FOR MCU_SPI SIGNALS 2. VOLTAGE SETTING OPTION FOR 1V8_S 3. MISO AND MOSI IS SWAPPED	Mistral Design Team	RAKESH RAJDEV	AJIT MB
0.5	11-SEP-2020	UPDATED AS PER TI REVIEW COMMENTS 1.SPI1 PINS SWAPPED 2. PROVIDED MCU SAFETY ERRORn SIGNAL	Mistral Design Team	RAKESH RAJDEV	AJIT MB
0.6	21-SEP-2021	1. Added Additional Ground Pin on Connectors J2 and J3 2. Capacitor C1 Added	Mistral Design Team	RAKESH RAJDEV	AJIT MB

3-AXIS_ADAPTER_INTERFACE_BOARD

SYSTEM_BLOCK_DIAGRAM



3-AXIS_ADAPTER_INTERFACE_BOARD_PINOUT

On AM 64X expansion connector		Interface Board (AM64 EVM Side)		Interface Board (3-Axis Adapter Side)		3-Axis Adapter	
Ball Name	Connector xx.xx	Signal Name	Connector xx.xx	Signal Name	Connector xx.xx	Connector Signal Name	Connector.xx
PRGO_PRU1_GPO15	J2.C11	PRGO_PRU1_GPO15	J1.C11	PRGO_PRU1_GPO15	J2.14	PRGO_ECAP0_IN_APWM_OUT	J9A.14
GPMCO_AD15	J2.A19	GPMCO_AD15	J1.A19	GPMCO_AD15	J2.63	GPIO0_76	J9B.63
MCU_SPI1_CLK	J1.9	MCU_SPI1_CLK	J5.1	MCU_SPI1_CLK	J3.30	WKUP_GPIO0_54	J10.30
MCU_SPI1_D0	J1.5	MCU_SPI1_D0	J5.2	MCU_SPI1_D0	J3.32	WKUP_GPIO0_55	J10.32
SPI1_CLK	J2.C1	SPI1_CLK	J1.C1	SPI1_CLK	J3.20	SOC_SPIO_CLK	J10.20
SPI1_D1	J2.B1	SPI1_D1	J1.B1	SPI1_D1	J3.28	SOC_SPIO_D1	J10.28
GPMCO_AD0	J2.E14	GPMCO_AD0	J1.E14	GPMCO_AD0	J2.15	GPIO1_41	J9A.15
GPMCO_AD1	J2.D14	GPMCO_AD1	J1.D14	GPMCO_AD1	J2.9	GPIO1_42	J9A.9
PRGO_PRU1_GPO2	J2.D9	PRGO_PRU1_GPO2	J1.D9	PRGO_PRU1_GPO2	J2.33	pr0_pru0_endat0_out_en	J9A.33
PRGO_PRU1_GPO1	J2.A11	PRGO_PRU1_GPO1	J1.A11	PRGO_PRU1_GPO1	J2.39	pr0_pru0_endat0_out	J9A.39
PRGO_PRU1_GPO0	J2.A12	PRGO_PRU1_GPO0	J1.A12	PRGO_PRU1_GPO0	J2.35	pr0_pru0_endat0_clk	J9A.35
GPMCO_CSn1	J2.E19	GPMCO_CSn1	J1.E19	GPMCO_CSn1	J2.55	GPIO0_81	J9A.55
GPMCO_AD4	J2.D15	GPMCO_AD4	J1.D15	GPMCO_AD4	J2.114	PRG1_PWM0_0_NEG	J9B.114
GPMCO_AD3	J2.E15	GPMCO_AD3	J1.E15	GPMCO_AD3	J2.110	PRG1_PWM0_0_POS	J9B.110
GPMCO_AD6	J2.E17	GPMCO_AD6	J1.E17	GPMCO_AD6	J2.102	PRG1_PWM0_1_NEG	J9B.102
GPMCO_AD5	J2.C15	GPMCO_AD5	J1.C15	GPMCO_AD5	J2.100	PRG1_PWM0_1_POS	J9B.100
GPMCO_AD9	J2.A21	GPMCO_AD9	J1.A21	GPMCO_AD9	J2.70	PRG1_PWM0_2_NEG	J9B.70
GPMCO_AD8	J2.A22	GPMCO_AD8	J1.A22	GPMCO_AD8	J2.94	PRG1_PWM0_2_POS	J9B.94
GPMCO_CLK	J2.B22	GPMCO_CLK	J1.B22	GPMCO_CLK	J2.67	GPIO0_77	J9B.67
GPMCO_AD11	J2.E21	GPMCO_AD11	J1.E21	GPMCO_AD11	J2.11	GPIO1_43	J9A.11
PRGO_PRU1_GPO5	J2.D6	PRGO_PRU1_GPO5	J1.D6	PRGO_PRU1_GPO5	J2.37	pr0_pru0_endat1_out_en	J9A.37
PRGO_PRU1_GPO4	J2.B13	PRGO_PRU1_GPO4	J1.B13	PRGO_PRU1_GPO4	J2.31	pr0_pru0_endat1_out	J9A.31
PRGO_PRU1_GPO3	J2.C8	PRGO_PRU1_GPO3	J1.C8	PRGO_PRU1_GPO3	J2.23	pr0_pru0_endat1_clk	J9A.23
GPMCO_AD14	J2.B20	GPMCO_AD14	J1.B20	GPMCO_AD14	J2.78	PRG1_PWM2_0_NEG	J9B.78
GPMCO_AD13	J2.D21	GPMCO_AD13	J1.D21	GPMCO_AD13	J2.80	PRG1_PWM2_0_POS	J9B.80
GPMCO_WEn	J2.C23	GPMCO_WEn	J1.C23	GPMCO_WEn	J2.74	PRG1_PWM2_1_NEG	J9B.74
GPMCO_OEn_REn	J2.D22	GPMCO_OEn_REn	J1.D22	GPMCO_OEn_REn	J2.58	PRG1_PWM2_1_POS	J9A.58
GPMCO_WAIT0	J2.C24	GPMCO_WAIT0	J1.C24	GPMCO_WAIT0	J2.65	PRG1_PWM2_2_NEG	J9B.65
GPMCO_BE1n	J2.A20	GPMCO_BE1n	J1.A20	GPMCO_BE1n	J2.77	PRG1_PWM2_2_POS	J9B.77
GPMCO_CSn0	J2.D26	GPMCO_CSn0	J1.D26	GPMCO_CSn0	J2.75	GPIO0_79	J9B.75
GPMCO_AD12	J2.C21	GPMCO_AD12	J1.C21	GPMCO_AD12	J2.7	GPIO1_44	J9A.7
PRGO_PRU1_GPO8	J2.B4	PRGO_PRU1_GPO8	J1.B4	PRGO_PRU1_GPO8	J2.20	pr0_pru0_endat2_out_en	J9A.20
PRGO_PRU1_GPO12	J2.B15	PRGO_PRU1_GPO12	J1.B15	PRGO_PRU1_GPO12	J2.16	pr0_pru0_endat2_out	J9A.16
PRGO_PRU1_GPO6	J2.E11	PRGO_PRU1_GPO6	J1.E11	PRGO_PRU1_GPO6	J2.27	pr0_pru0_endat2_clk	J9A.27
GPMCO_DIR	J2.E18	GPMCO_DIR	J1.E18	GPMCO_DIR	J2.76	PRG1_PWM3_0_NEG	J9B.76
GPMCO_WPn	J2.C26	GPMCO_WPn	J1.C26	GPMCO_WPn	J2.88	PRG1_PWM3_0_POS	J9B.88
GPMCO_WAIT1	J2.E26	GPMCO_WAIT1	J1.E26	GPMCO_WAIT1	J2.66	PRG1_PWM3_1_NEG	J9B.66
GPMCO_BE0n_CLE	J2.B24	GPMCO_BE0n_CLE	J1.B24	GPMCO_BE0n_CLE	J2.84	PRG1_PWM3_1_POS	J9B.84
GPMCO_AD10	J2.B21	GPMCO_AD10	J1.B21	GPMCO_AD10	J2.60	PRG1_PWM3_2_NEG	J9A.60
GPMCO_AD7	J2.D17	GPMCO_AD7	J1.D17	GPMCO_AD7	J2.90	PRG1_PWM3_2_POS	J9B.90
PRG1_PRU1_GPO18	J2.E13	PRG1_PRU1_GPO18	J1.E13	PRG1_PRU1_GPO18	J3.27	PRG1_ECAP0_SYNC_IN	J10.27
PRGO_PRU0_GPO4	J2.A13	PRGO_PRU0_GPO4	J1.A13	PRGO_PRU0_GPO4	J2.26	PRGO_PRU1_GPO4	J9A.26
PRG1_PRU1_GPO19	J2.C12	PRG1_PRU1_GPO19	J1.C12	PRG1_PRU1_GPO19	J3.29	PRG1_ECAP0_IN_APWM_OUT	J10.29
MCU_SPI1_D1	J1.12	MCU_SPI1_D1	J5.3	MCU_SPI1_D1	J3.36	WKUP_GPIO0_5	J10.36
SPI1_D0	J2.B2	SPI1_D0	J1.B2	SPI1_D0	J3.28	SOC_SPIO_D0	J10.26
GPMCO_AD2	J2.C14	GPMCO_AD2	J1.C14	GPMCO_AD2	J2.72	PRG1_PWM0_TRIP_IN	J9B.72
GPMCO_CSn3	J2.D19	GPMCO_CSn3	J1.D19	GPMCO_CSn3	J2.71	GPIO0_82	J9B.71
PRGO_PRU1_GPO13	J2.D5	PRGO_PRU1_GPO13	J1.D5	PRGO_PRU1_GPO13	J2.43	pr0_pru0_endat0_in	J9A.43
GPMCO_AdVn_ALE	J2.C22	GPMCO_AdVn_ALE	J1.C22	GPMCO_AdVn_ALE	J2.61	PRG1_PWM2_TRIP_IN	J9B.61
PRGO_PRU1_GPO14	J2.E12	PRGO_PRU1_GPO14	J1.E12	PRGO_PRU1_GPO14	J2.18	pr0_pru0_endat1_in	J9A.18
GPMCO_CSn2	J2.D18	GPMCO_CSn2	J1.D18	GPMCO_CSn2	J2.62	PRG1_PWM3_TRIP_IN	J9B.62
PRGO_PRU1_GPO11	J2.D11	PRGO_PRU1_GPO11	J1.D11	PRGO_PRU1_GPO11	J2.13	pr0_pru0_endat2_in	J9A.13
PRGO_PRU0_GPO16	J2.E9	PRGO_PRU0_GPO16	J1.E9	PRGO_PRU0_GPO16	J2.38	pr0_pru1_sd8_clk	J9A.38
PRGO_PRU0_GPO1	J2.E8	PRGO_PRU0_GPO1	J1.E8	PRGO_PRU0_GPO1	J2.34	pr0_pru1_sd0_d	J9A.34
PRGO_PRU0_GPO3	J2.A9	PRGO_PRU0_GPO3	J1.A9	PRGO_PRU0_GPO3	J2.28	pr0_pru1_sd1_d	J9A.28
PRGO_PRU0_GPO5	J2.C6	PRGO_PRU0_GPO5	J1.C6	PRGO_PRU0_GPO5	J2.8	pr0_pru1_sd2_d	J9A.8
PRGO_PRU0_GPO7	J2.B7	PRGO_PRU0_GPO7	J1.B7	PRGO_PRU0_GPO7	J2.41	pr0_pru1_sd3_d	J9A.41
PRGO_PRU0_GPO18	J2.B9	PRGO_PRU0_GPO18	J1.B9	PRGO_PRU0_GPO18	J2.45	pr0_pru1_sd4_d	J9A.45
PRGO_PRU0_GPO11	J2.B14	PRGO_PRU0_GPO11	J1.B14	PRGO_PRU0_GPO11	J2.48	pr0_pru1_sd5_d	J9A.48
PRGO_PRU0_GPO13	J2.C5	PRGO_PRU0_GPO13	J1.C5	PRGO_PRU0_GPO13	J2.46	pr0_pru1_sd6_d	J9A.46
PRGO_PRU0_GPO15	J2.D12	PRGO_PRU0_GPO15	J1.D12	PRGO_PRU0_GPO15	J2.42	pr0_pru1_sd7_d	J9A.42
PRGO_PRU0_GPO17	J2.B8	PRGO_PRU0_GPO17	J1.B8	PRGO_PRU0_GPO17	J2.24	pr0_pru1_sd8_d	J9A.24
PRGO_PRU1_GPO16	J2.A15	PRGO_PRU1_GPO16	J1.A15	PRGO_PRU1_GPO16	J2.10	PRGO_ECAP0_SYNC_OUT	J9A.10
PRGO_PRU0_GPO0	J2.B12	PRGO_PRU0_GPO0	J1.B12	PRGO_PRU0_GPO0	J2.30	PRGO_PRU1_GPO0	J9A.30
PRGO_PRU0_GPO2	J2.A8	PRGO_PRU0_GPO2	J1.A8	PRGO_PRU0_GPO2	J2.32	PRGO_PRU1_GPO2	J9A.32
MCU_SAFETY_ERRORn	J1.22	MCU_SAFETY_ERRORn	J5.4	MCU_SAFETY_ERRORn	J3.9	MCU_SAFETY_ERRORn	J10.9

Designed for TI by Mistral Solutions Pvt Ltd



Title	
ICD	
Size	Rev
C	A
Date: Friday, September 11, 2020	Sheet 3 of 4

